**Requisitos do relatório.**

**Formato(1pt)**

- organização e coesão

Conceitos teóricos (2pts)

- Noções básicas -> conceitos utilizados no problema.

**Desenvolvimento(4pts)**

- detalhamento da solução , diagrama rápido do processador(não precisa o datapath inteiro)

- Falar sobre Foward, Hazard e UC.

- Não falar sobre o banco de registradores só se teve algum controle diferente.

**Resultados e conclusão (3pts)**

- fechamento geral

- Descrição do cenário de teste

- informar caso não tenha feito para casos negativos ( se sim como reage nesses casos)

- Cobertura do teste.

-recursos utilizados da FPGA

- Discussão do resultado – Funcionou completo ou teve restrições.

- tabela de instruções utilizadas.